



Convocatòria a l'entrevista

Codi borsa disciplina/es:

ATP-710-1 Circuits i sistemes integrats
ATP-710-1 Dispositius semiconductors i microsisemes
ATP-710-1 Electrònica industrial i de potència
ATP-710-1 Sistemes de mesura i instrumentació biomèdica

Les persones candidates que han superat la prova de valoració dels mèrits i capacitats són convocades a la realització de l'entrevista amb l'ordre d'actuació establert a la resolució PRE/505/2022 de 23 de febrer que s'inicia per les persones el primer cognom de les quals comenci per la lletra "B", d'acord amb el següent calendari:

COGNOM I NOM

DATA / HORA

LUMBRERAS CARRASCO, David

Dimecres 22 de març a les 14:30 h

Les entrevistes es realitzaran a la Sala de Juntes de la planta 0 de l'Edifici C4 (Campus Nord de la UPC), c/ Jordi Girona 1-3, 08034 Barcelona.

Les persones candidates disposaran d'un portàtil amb PowerPoint i Adobe Acrobat per fer-ne la defensa. Els fitxers a utilitzar s'han d'incloure en una memòria USB.

[Data publicació al taulell d'anuncis de la comissió: 21 de març de 2023](#)

Finalitzat l'acte, el president dóna per acabada la sessió.

Com a secretari, estenc aquesta acta amb la conformitat del president i la signatura de tots els membres de la comissió.

Barcelona, 21 de març de 2023

EL PRESIDENT
(Antoni Turó)

SECRETARI
(Juan M. López)

VOCAL
(Juan J. Ramos)